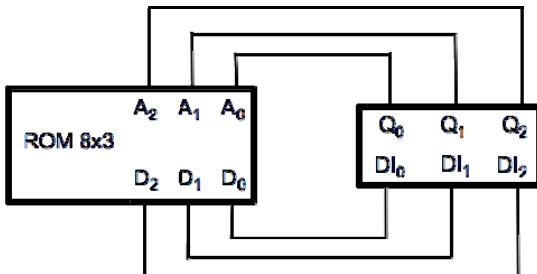


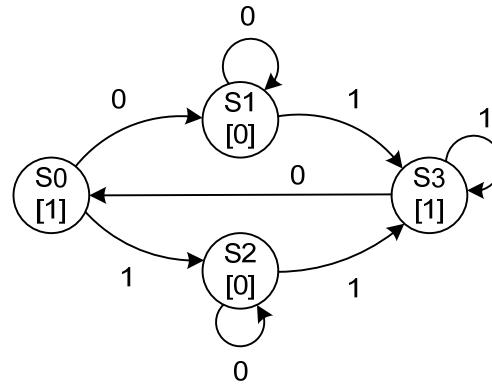
ZAVRŠNI ISPIT IZ DIGITALNE LOGIKE

Grupa B

1	<p>Zadane su tri Booleove funkcije: $f_1(A, B, C, D) = \overline{A}D$, $f_2(A, B, C, D) = \sum m(3, 7)$, $f_3(A, B, C, D) = \sum m(1, 5, 10, 11)$. Sve tri funkcije potrebno je ostvariti jednim programirljivim poljem (PLA) tipa NI-NI. Neka je n broj ulaza u PLA, l broj NI sklopova prve razine a k broj NI sklopova druge razine. Minimalne dimenzije potrebnog PLA sklopa $n \times l \times k$ su:</p> <p>a) $4 \times 3 \times 3$ b) $3 \times 3 \times 3$ c) $4 \times 4 \times 3$ d) $4 \times 4 \times 2$ e) $2 \times 3 \times 4$ f) ništa od navedenoga</p>					
2	<p>Kod koje izvedbe bistabila može doći do pojave osciliranja izlaza kada je signal takta trajno omogućen (i uz prikladnu pobudu)?</p> <p>a) bridom okidanog D c) dvostrukog JK e) razinom upravljanog JK b) bridom okidanog JK d) razinom upravljanog D f) ništa od navedenoga</p>					
3	<p>Na raspolažanju je trobitni registar s paralelnim ulazima DI_2, DI_1, DI_0 te paralelnim izlazima Q_2, Q_1, Q_0 (DI_2 je ulaz najviše težine, Q_2 je izlaz najviše težine), te ispisna memorija 8×3 (A_2 je adresni ulaz najviše težine, D_2 podatkovni izlaz najviše težine). U memoriju je po lokacijama, počevši od nulte, zapisan sljedeći sadržaj: 1, 3, 4, 5, 0, 2, 7, 6. Memorija i registar spojeni su na način $DI_2 \leftarrow D_2$, $DI_1 \leftarrow D_1$, $DI_0 \leftarrow D_0$, $A_2 \leftarrow Q_2$, $A_1 \leftarrow Q_1$, $A_0 \leftarrow Q_0$ (vidi sliku 1). Utvrdite duljinu ciklusa u kojem radi sklop (ako ih ima više, najdulje) te imate li ili nema siguran start.</p> <p>a) 5, ima siguran start c) 8, ima siguran start e) 4, ima siguran start b) 6, nema siguran start d) 1, ima siguran start f) ništa od navedenoga</p>					
4	<p>3-bitni posmačni registar ima paralelne izlaze Q_2, Q_1, Q_0 te serijski ulaz S_{in} a podatak pomici od Q_2 prema Q_0. Na ulaz S_{in} spojen je kombinacijski sklop koji računa funkciju $\overline{Q_1} \oplus \overline{Q_0}$. Istovjetni sklop želimo ostvariti uporabom 3-bitnog posmačnog registra i jednog multipleksora 4/1, pri čemu ostvareni sklop mora imati siguran start. Na adresne ulaze multipleksora spojeno je $A_1=Q_2$, $A_0=Q_1$. Na podatkovne ulaze D_0, D_1, D_2 i D_3 multipleksora potrebno je dovesti redom:</p> <p>a) $1, \overline{Q_0}, 0, Q_0$ c) $Q_0, \overline{Q_0}, Q_0, \overline{Q_0}$ e) $\overline{Q_0}, 1, 0, \overline{Q_0}$ b) $1, \overline{Q_0}, 0, 0$ d) $\overline{Q_0}, Q_0, \overline{Q_0}, 0$ f) ništa od navedenoga</p>					
1	<p>Zadane su tri Booleove funkcije: $f_1(A, B, C, D) = \overline{A}D$, $f_2(A, B, C, D) = \sum m(3, 7)$, $f_3(A, B, C, D) = \sum m(1, 5, 10, 11)$. Sve tri funkcije potrebno je ostvariti jednim programirljivim poljem (PLA) tipa NI-NI. Neka je n broj ulaza u PLA, l broj NI sklopova prve razine a k broj NI sklopova druge razine. Minimalne dimenzije potrebnog PLA sklopa $n \times l \times k$ su:</p> <p>a) $4 \times 3 \times 3$ b) $3 \times 3 \times 3$ c) $4 \times 4 \times 3$ d) $4 \times 4 \times 2$ e) $2 \times 3 \times 4$ f) ništa od navedenoga</p>					
2	<p>Kod koje izvedbe bistabila može doći do pojave osciliranja izlaza kada je signal takta trajno omogućen (i uz prikladnu pobudu)?</p> <p>a) bridom okidanog D c) dvostrukog JK e) razinom upravljanog JK b) bridom okidanog JK d) razinom upravljanog D f) ništa od navedenoga</p>					
3	<p>Na raspolažanju je trobitni registar s paralelnim ulazima DI_2, DI_1, DI_0 te paralelnim izlazima Q_2, Q_1, Q_0 (DI_2 je ulaz najviše težine, Q_2 je izlaz najviše težine), te ispisna memorija 8×3 (A_2 je adresni ulaz najviše težine, D_2 podatkovni izlaz najviše težine). U memoriju je po lokacijama, počevši od nulte, zapisan sljedeći sadržaj: 1, 3, 4, 5, 0, 2, 7, 6. Memorija i registar spojeni su na način $DI_2 \leftarrow D_2$, $DI_1 \leftarrow D_1$, $DI_0 \leftarrow D_0$, $A_2 \leftarrow Q_2$, $A_1 \leftarrow Q_1$, $A_0 \leftarrow Q_0$ (vidi sliku 1). Utvrdite duljinu ciklusa u kojem radi sklop (ako ih ima više, najdulje) te imate li ili nema siguran start.</p> <p>a) 5, ima siguran start c) 8, ima siguran start e) 4, ima siguran start b) 6, nema siguran start d) 1, ima siguran start f) ništa od navedenoga</p>					
4	<p>3-bitni posmačni registar ima paralelne izlaze Q_2, Q_1, Q_0 te serijski ulaz S_{in} a podatak pomici od Q_2 prema Q_0. Na ulaz S_{in} spojen je kombinacijski sklop koji računa funkciju $\overline{Q_1} \oplus \overline{Q_0}$. Istovjetni sklop želimo ostvariti uporabom 3-bitnog posmačnog registra i jednog multipleksora 4/1, pri čemu ostvareni sklop mora imati siguran start. Na adresne ulaze multipleksora spojeno je $A_1=Q_2$, $A_0=Q_1$. Na podatkovne ulaze D_0, D_1, D_2 i D_3 multipleksora potrebno je dovesti redom:</p> <p>a) $1, \overline{Q_0}, 0, Q_0$ c) $Q_0, \overline{Q_0}, Q_0, \overline{Q_0}$ e) $\overline{Q_0}, 1, 0, \overline{Q_0}$ b) $1, \overline{Q_0}, 0, 0$ d) $\overline{Q_0}, Q_0, \overline{Q_0}, 0$ f) ništa od navedenoga</p>					



Slika 1.



Slika 2.

5	<p>Stroj s konačnim brojem stanja prikazan na slici 2 ostvarite (bez minimizacije) uporabom 2 bistabila tipa D, uz prirodno binarno kodiranje stanja. Neka su izlazi bistabila označeni s Q_1 i Q_0 a ulaz stroja označen s I. Minimalni zapis Booleove funkcije koju treba dovesti na ulaz D_1 glasi:</p> <p>a) $\overline{Q_1}I$ c) $\overline{Q_0}I$ e) $\overline{Q_1} + \overline{Q_0}I$ b) $\overline{Q_1} + Q_0 + I$ d) $Q_1\overline{Q_0} + I$ f) ništa od navedenoga</p>					
---	---	--	--	--	--	--

6	Za stroj s konačnim brojem stanja čiji je dijagram promjene stanja prikazan na slici 2 utvrdite broj parova ekvivalentnih stanja (S_i, S_j), $i < j$?	a) 1	b) 2	c) 3	d) 0	e) 4	f) ništa od navedenoga
7	Bistabil tipa AB, čija je jednadžba promjene stanja $Q_{n+1} = \bar{A} \cdot \bar{Q}_n + B \cdot Q_n$, ostvarite uporabom bistabila T. Minimalni oblik Booleove funkcije koju je potrebno dovesti na ulaz T je:	a) $\bar{A} + BQ_n$	c) $Q_n \bar{B} + \bar{Q}_n \bar{A}$	e) $Q_n B + \bar{Q}_n \bar{A}$	b) $\bar{A}B$	d) $A\bar{Q}_n B$	f) ništa od navedenoga
8	Zadana je funkcija $f(A,B,C,D) = m(0, 2, 3, 4, 6, 7, 8, 10, 11, 12, 13)$. Koliko ta funkcija ima bitnih primarnih implikanata/minimalnih oblika?	a) 2/3	b) 2/1	c) 3/1	d) 4/2	e) 5/1	f) ništa od navedenoga
9	Uporabom bistabila T s dodatnim asinkronim ulazima za postavljanje \bar{S}_d (aktivna 0) potrebno je izgraditi asinkrono brojilo koje broji u ciklusu s 10 stanja. Neka bistabil B_0 pohranjuje bit najmanje težine. Svi ulazi \bar{S}_d spojeni su zajedno i njima upravlja signal X. Koju funkciju treba ostvarivati kombinacijski sklop koji prekida ciklus brojanja (generira signal X).	a) $\bar{Q}_3 + \bar{Q}_2 + \bar{Q}_1 + Q_0$	c) $Q_3 + \bar{Q}_2 + Q_1 + \bar{Q}_0$	e) $\bar{Q}_3 + Q_2 + Q_1 + \bar{Q}_0$	b) $Q_3 + \bar{Q}_2 + \bar{Q}_1 + Q_0$	d) $Q_3 + \bar{Q}_2 + Q_1 + Q_0$	f) ništa od navedenoga
10	Odredite maksimalnu frekvenciju rada 5-bitnog asinkronog binarnog brojila (u užem smislu) ako su poznati sljedeći parametri: $t_{\text{setup}} = 10$ ns, $t_{\text{hold}} = 5$ ns, $t_{\text{db}} = 15$ ns, $t_{\text{oc}} = 25$ ns.	a) 100MHz	b) 10MHz	c) 25MHz	d) 40MHz	e) 5MHz	f) ništa od navedenoga
11	Odredite maksimalnu frekvenciju rada 5-bitnog sinkronog binarnog brojila sa serijskim prijenosom ako su poznati sljedeći parametri: $t_{\text{setup}} = 10$ ns, $t_{\text{hold}} = 5$ ns, $t_{\text{db}} = 15$ ns, $t_{\text{dls}} = 5$ ns.	a) 10MHz	b) 100MHz	c) 40MHz	d) 25MHz	e) 5MHz	f) ništa od navedenoga
12	Na raspolažanju je 8-bitna memorija kapaciteta 32kbita. Ako je organizacija memorijskog polja $2\frac{1}{2}D$ i ako se na adresni dekoder dovodi 8 adresnih bitova, koliko svaka fizička riječ sadrži logičkih riječi?	a) 8	b) 128	c) 16	d) 2	e) 32	f) ništa od navedenoga
13	Kombinacijski sklop koji na izlazu daje paritetni bit (uz parni paritet) kojim se štiti podatkovna riječ $d_7d_6d_5d_4d_3d_2d_1d_0$ želimo ostvariti jednim multipleksorom 32/1. Koliko varijabli imaju rezidualne funkcije koje se dovode na podatkovne ulaze multipleksora?	a) 3	b) 5	c) 8	d) 2	e) 6	f) ništa od navedenoga
14	Na raspolažanju su memorijski moduli RAM-a 1024×8 bita. Njihovom uporabom želimo izgraditi memoriju za digitalni sustav koji koristi 16-bitne podatkovne riječi a za adresiranje koristi 13 adresnih bitova. Uz potreban broj navedenih memorijskih modula trebat ćemo i jedan adresni dekoder. O kojem se (minimalnom) dekoderu radi?	a) 10/1024	b) 3/8	c) 2/4	d) 8/256	e) 1/2	f) ništa od navedenoga
15	4-bitni binarni DA pretvornik s težinskom otpornom mrežom i operacijskim pojačalom broj 15 pretvara u izlazni napon od -5V. Najveći otpor u težinskoj mreži je $15 \text{ k}\Omega$ a referentni napon je 5V. Odredite iznos otpora R_f koji je u povratnoj vezi operacijskog pojačala.	a) $4 \text{ k}\Omega$	b) $500 \text{ }\Omega$	c) $1 \text{ k}\Omega$	d) $10 \text{ k}\Omega$	e) $2 \text{ k}\Omega$	f) ništa od navedenoga

16	U nekom digitalnom sustavu koristi se 8-bitni paralelni AD pretvornik čiju ćemo pogrešku kvantizacije označiti s $\epsilon_{K,8}$. Ako bismo koristili 10-bitni paralelni AD pretvornik (uz isti raspon ulaznog napona), kolika bi tada bila pogreška kvantizacije $\epsilon_{K,10}$? a) $\epsilon_{K,8}$ b) $4\epsilon_{K,8}$ c) $2\epsilon_{K,8}$ d) $\epsilon_{K,8}/2$ e) $\epsilon_{K,8}/4$ f) ništa od navedenoga						
17	Koliki je omjer najvećeg i najmanjeg otpora u Ijestvičastoj otpornoj mreži 4-bitnog DA pretvornik za kôd 8421? a) 16 b) 1 c) 4 d) 2 e) 8 f) ništa od navedenoga						
18	Potrebno je realizirati sklop za množenje dvaju 2-bitnih binarnih brojeva. Označimo li operande s $A=a_1a_0$ i $B=b_1b_0$, a rezultat s $M=m_3m_2m_1m_0$, kako glasi logička jednadžba za bit rezultata m_2 ? a) $\bar{a}_1a_0b_1 + a_1\bar{a}_0\bar{b}_1b_0$ d) $a_1 + a_0 + \bar{b}_1 + \bar{b}_0$ b) $\bar{a}_1 + b_1\bar{b}_0$ e) $a_1\bar{a}_0b_1 + a_1b_1\bar{b}_0$ c) $a_1\bar{b}_0 + a_0\bar{b}_1 + \bar{a}_1\bar{a}_0\bar{b}_1\bar{b}_0$ f) ništa od navedenoga						
19	Za Booleovu funkciju $f(A,B,C,D) = \sum m(1,3,5,7,10) + \sum d(11,12)$ pronađite minimalni zapis funkcije u obliku sume produkata. a) $AB + \bar{C}D$ c) $\bar{B}\bar{C} + ACD$ e) $A\bar{D} + BC$ b) $\bar{A}D + A\bar{B}C$ d) $\bar{A}CD + B$ f) ništa od navedenoga						
<pre>ENTITY bist IS PORT (S,T,CP: IN std_logic; Q,Qn: OUT std_logic); END bist; ARCHITECTURE a OF bist IS BEGIN PROCESS(?) VARIABLE st: std_logic := '0'; BEGIN IF falling_edge(CP) THEN IF S='0' THEN st := '1'; ELSE st := st xor t; END IF; END IF; Q <= st; Qn <= not st; END PROCESS; END a;</pre> <p>(Izvorni kod 1)</p>		20	Izvorni kod 1 prikazuje model nekog bistabila u VHDL-u. Minimalna lista osjetljivosti prikazanog bloka process (gdje je prikazan znak '?') glasi: a) Q, CP, S, T b) CP, S c) CP d) CP, S, T e) S, T f) ništa od navedenoga				
		21	Bistabil prikazan izvornim kodom 1 ostvaruje se konfigurabilnim logičkim blokom (CLB) temeljenim na troulaznom LUT-u i bistabili tipa D. Na ulaze CLB-a spojeno je $a_2=S$, $a_1=T$, $a_0=Q$ (a_i su ulazi CLB-a, Q izlaz bistabila koji se nalazi u CLB-u). Što treba biti upisano u LUT, počevši od najniže adrese? a) 0,0,1,1,0,1,0,1 b) 0,0,1,1,0,0,1,1 c) 1,1,1,1,0,1,1,0 d) 1,0,1,0,0,1,0,1 e) 1,1,0,0,0,0,1,1 f) ništa od navedenoga				

Ako se rješavaju, sljedeća dva zadatka moraju biti riješena u unutrašnjosti košuljice, kako je napisano uz svaki od zadataka. Zadatci se boduju jednako kao i prethodni zadatci (ali nema negativnih bodova). Zadatak mora imati prikazan postupak te konačno rješenje.

Sljedeća dva zadatka slična su posljednjem zadatku s laboratorijskih vježbi. Ostvarujemo automat koji upravlja s dva svjetla: crvenim (upaljeno je kada je izlaz C=1) i zelenim (upaljeno je kada je izlaz Z=1). Automat za potrebe mjerjenja vremena ima na raspolaganju vremenski sklop (timer) koji na izlazima T2, T4 i T8 postavlja vrijednost 1 u trenutku kada su prošle dvije, četiri odnosno 8 sekundi od reseta vremenskog sklopa (automat ga resetira postavljanjem signala tres u 1; taj je signal izlaz automata i ulaz vremenskog sklopa). Automat mora osigurati sljedeći ciklus paljenja svjetala:

- 2 sekunde upaljeno je samo crveno
- potom 6 sekundi crveno i zeleno
- potom 8 sekundi samo zeleno

Prepostavite da po uključenju na napajanje automat odmah mora resetirati vremenski sklop jer u suprotnom on neće započeti s mjerjenjem vremena.

Zadatak 22. Riješiti na unutrašnjosti košuljice, s lijeve strane.

Nacrtajte dijagram promjene stanja Moorevog automata koji rješava opisani problem. Nemojte zaboraviti jasno naznačiti kojim su redoslijedom prikazani ulazi odnosno izlazi na dijagramu koji ćete nacrtati.

Zadatak 23. Riješiti na unutrašnjosti košuljice, s desne strane.

Nacrtajte dijagram promjene stanja Mealyjevog automata koji rješava opisani problem. Nemojte zaboraviti jasno naznačiti kojim su redoslijedom prikazani ulazi odnosno izlazi na dijagramu koji ćete nacrtati.