

1. MEĐUISPIT IZ DIGITALNE LOGIKE

Grupa D

1.	<p>Sklop s tri ulaza dan je slikom. Kako glasi zapis njegova izlaza $f(A,B,C)$?</p> <p>a) $f = \prod M(0,1,2,7)$ b) $f = \sum m(0,1,2,7)$</p> <p>c) $f = \prod M(0,1,2,3,7)$ d) $f = \sum m(0,1,2,3,7)$</p> <p>e) $f = \sum m(3,4,5,6)$ f) ništa od navedenoga</p>																																			
2.	<p>Zadana je funkcija $f = \prod M(4,5,6,7,9,10,11,13,14,15)$. Koliko ona ima implikanata/ primarnih implikanata/ bitnih primarnih implikanata, ako se funkcija realizira u obliku produkta suma?</p> <p>a) 29/ 5/ 3 b) 29/ 7/ 1 c) 13/ 5/ 3 d) 13/ 3/ 2 e) 29/ 3/ 2 f) ništa od navedenoga</p>																																			
3.	<p>Funkcija g zadana je K-tablicom na slici. Funkcija $f(x_3, x_2, x_1, x_0)$ poprima vrijednost 1 ako i samo ako su vrijednosti ulaza x_2 i x_0 jednake. Odrediti minimalni oblik funkcije $z(x_3, x_2, x_1, x_0) = (g \oplus 1) + \bar{f}$.</p> <table style="margin-left: auto; margin-right: auto;"> <tr> <td style="padding-right: 10px;">X_3X_2</td> <td>00</td> <td>01</td> <td>11</td> <td>10</td> </tr> <tr> <td style="padding-right: 10px;">X_1X_0</td> <td>00</td> <td></td> <td></td> <td></td> </tr> <tr> <td style="padding-right: 10px;"></td> <td>00</td> <td></td> <td></td> <td></td> </tr> <tr> <td style="padding-right: 10px;"></td> <td>01</td> <td>1</td> <td>1</td> <td></td> </tr> <tr> <td style="padding-right: 10px;"></td> <td>11</td> <td>1</td> <td>1</td> <td></td> </tr> <tr> <td style="padding-right: 10px;"></td> <td>10</td> <td></td> <td></td> <td></td> </tr> </table> <p>a) $z = x_2 + x_0 + x_3x_2x_1$ b) $z = x_2x_0 + \bar{x}_2\bar{x}_0$ c) $z = 1$ d) $z = \bar{x}_0 + \bar{x}_2$ e) $z = 0$ f) ništa od navedenoga</p>						X_3X_2	00	01	11	10	X_1X_0	00					00					01	1	1			11	1	1			10			
X_3X_2	00	01	11	10																																
X_1X_0	00																																			
	00																																			
	01	1	1																																	
	11	1	1																																	
	10																																			
4.	<p>Primarni implikant funkcije zadane kao produkt suma je:</p> <p>a) suma s minimalnim brojem literala b) produkt koji jedini pokriva sve maksterme funkcije c) suma koja jedina pokriva sve maksterme funkcije d) implikant koji sadrži sve varijable zadane funkcije e) suma koja se ne može simplificirati kombiniranjem s nekom drugom sumom u zapisu funkcije f) ništa od navedenoga</p>																																			
5.	<p>U obliku minimalnog produkta suma prikazati funkciju čiji izlaz poprima vrijednost 1 isključivo kada se na njen ulaz dovede 4-bitni podatak koji predstavlja binarno kodiran (BCD) dekadski broj veći od 1 koji nije prost (prim) broj.</p> <p>a) $(A + B + C)(\bar{A} + \bar{D})(\bar{A} + \bar{C})(A + \bar{D})$ c) $(A + B) \cdot (\bar{B} + \bar{D})$ e) $(A + B)(\bar{A} + \bar{B})(A + \bar{C})$</p> <p>b) $(A + C)(\bar{A} + \bar{B})(\bar{A} + \bar{C})(A + \bar{D})$ d) $(A + B)(\bar{A} + \bar{B})(\bar{A} + \bar{C})(A + \bar{D})$ f) ništa od navedenoga</p>																																			

6.	Podatak 0001110101 potrebno je zaštititi Hammingovim kodom uz uporabu neparnog pariteta. Zaštićena kodna riječ je:																				
	a) 01100011110101	b) 01010010110101																			
	c) 10110010110101	d) 10000011110101																			
	e) 00110010110101	f) ništa od navedenog																			
7.	Desetbitovni podatak zaštićuje se Hammingovom kodom (posljedično, broj bitova kodne riječi veći je od 10). Na prijemnoj strani koristi se sklop za ispravljanje pogrešaka načinjen od višeulaznih I-sklopova, invertora i dvoulaznih EXILI-sklopova. Sklop ispravlja pogrešku samo na podatkovnim bitovima, odnosno izlazi sklopa su 10 ispravljenih podatkovnih bitova. Koliko je invertora ugrađeno u sklop za ispravljanje pogrešaka, ako je faktor grananja na izlazu svakog od invertora jednak 1? Ulaz sklopa za ispravljanje pogreške su podatkovni bitovi te bitovi sindroma.																				
	a) 32	b) 4	c) 24	d) 16	e) 10	f) ništa od navedenoga															
8.	Koja je od sljedećih tvrdnji o prikazu podataka u digitalnom obliku točna:																				
	a) pogreška kvantizacije je u digitalnom prikazu podataka neizbjegljivo prisutna	b) pogreška kvantizacije može se izbjegnuti odgovarajućim izborom frekvencije uzorkovanja	c) pogreška kvantizacije se eliminira primjenom postupka diskretizacije uzoraka po amplitudi	d) uzrok kvantizacijske pogreške je nedovoljan broj bitova za prikaz podatka	e) izvor kvantizacijske pogreške su neprikladni analogni podaci na ulazu u sustav	f) ništa od navedenoga															
9.	Složeniji digitalni sklop izgrađen je od dva jednostavnija sklopa (S1 i S2). Pri tome izlaz sklopa S1 pobuđuje ulaz sklopa S2. Sklop S1 pripada porodici sklopova P1 a sklop S2 porodici sklopova P2. Parametri za obje porodice prikazani su u tablici. Izračunajte iznos granice smetnje tako izgrađenog sklopa (na spoju između S1 i S2).																				
	<table border="1"> <thead> <tr> <th></th><th>U_{OL} [V]</th><th>U_{OH} [V]</th><th>U_{IL} [V]</th><th>U_{IH} [V]</th></tr> </thead> <tbody> <tr> <td>P1</td><td>0,35</td><td>4,65</td><td>0,85</td><td>4,15</td></tr> <tr> <td>P2</td><td>0,25</td><td>4,35</td><td>0,65</td><td>3,95</td></tr> </tbody> </table>							U _{OL} [V]	U _{OH} [V]	U _{IL} [V]	U _{IH} [V]	P1	0,35	4,65	0,85	4,15	P2	0,25	4,35	0,65	3,95
	U _{OL} [V]	U _{OH} [V]	U _{IL} [V]	U _{IH} [V]																	
P1	0,35	4,65	0,85	4,15																	
P2	0,25	4,35	0,65	3,95																	
	a) 0,3 V	b) 0,1 V	c) 0,5 V	d) 0,4 V	e) 0,2 V	f) ništa od navedenoga															
10.	Pri izvedbi digitalnog sklopa u obliku minimalne sume produkata može se pojaviti hazard. Ako promjene na ulazu sklopa ograničimo na samo jednu ulaznu varijablu, koja se vrsta hazarda može pojaviti te koji je prijelaz ulazne varijable kritičan?																				
	a) dinamički hazard, javlja se kod oba prijelaza	b) statički 1-hazard, prijelaz 0→1	c) statički 0-hazard, prijelaz 1→0	d) statički 0-hazard, prijelaz 0→1	e) statički 1-hazard, prijelaz 1→0	f) ništa od navedenoga															
11.	Kako izgleda jedan od kanonskih oblika sljedeće funkcije: $(A + B + \bar{C} \cdot D) \cdot \overline{A \cdot B \cdot \bar{C} \cdot D}$																				
	a) $\sum m(8,10,11,12)$	b) $\prod M(1,4-11,13,14,15)$	c) $\sum m(8,10,11,13)$	d) $\sum m(0,2,3,13)$	e) $\prod M(8,10,11,12)$	f) ništa od navedenoga															

12.	Uporabom B komplementa izračunati rezultat operacije X-Y, ako se brojevi pamte kao 6 znamenkasti heksadekadski brojevi, X iznosi $3F28_{(16)}$ a Y iznosi $7ABC_{(16)}$. Negativni brojevi se pohranjuju u obliku B-komplementa. Rezultat je:																																													
	a) FFB46B	c) 00B46C	e) 00AB16																																											
	b) FFB471	d) FFC46C	f) ništa od navedenoga																																											
13.	Metodom K-tablica pronaći minimalni zapis funkcije f u obliku sume parcijalnih produkata, ako je $f(A,B,C,D)=\sum m(3,4,5,10,11,12)+\sum d(7,13,15)$. Rezultat minimizacije je:																																													
	a) $B \cdot \bar{C} + C \cdot D + A \cdot \bar{B} \cdot C + B \cdot D$	d) $B \cdot \bar{C} + C \cdot D + A \cdot \bar{B} \cdot \bar{C}$																																												
	b) $\bar{C} \cdot \bar{D} + B \cdot \bar{C} + A \cdot C \cdot D$	e) $B \cdot \bar{C} + C \cdot D + A \cdot \bar{B} \cdot C$	f) ništa od navedenoga																																											
14.	Kod za zaštitu podataka sastoji se od tri kodne riječi: 11111111, 00011100 i 10000011. Koliko pogrešaka taj kod može ispraviti? Neka kriterij za otkrivanje ispravne riječi bude minimalna distanca koda.																																													
	a) 3	b) 0	c) 4	d) 1	e) 2	f) ništa od navedenoga																																								
15.	Uporabom voltmetra ispitana je rad digitalnog sklopa koji ima tri ulaza i jedan izlaz. Kako je za sklop bio dostupan podatak da radi s naponskim razinama +1V i -1V, sve kombinacije tih razina dovedene su na ulaze A, B i C te je zabilježena odgovarajuća vrijednost napona na izlazu f , što je prikazano tablicom u nastavku.																																													
	<table border="1"> <thead> <tr> <th>U_A</th><th>U_B</th><th>U_C</th><th>U_f</th></tr> </thead> <tbody> <tr><td>-1V</td><td>-1V</td><td>-1V</td><td>1V</td></tr> <tr><td>-1V</td><td>-1V</td><td>1V</td><td>1V</td></tr> <tr><td>-1V</td><td>1V</td><td>-1V</td><td>-1V</td></tr> <tr><td>-1V</td><td>1V</td><td>1V</td><td>-1V</td></tr> </tbody> </table>	U _A	U _B	U _C	U _f	-1V	-1V	-1V	1V	-1V	-1V	1V	1V	-1V	1V	-1V	-1V	-1V	1V	1V	-1V	<table border="1"> <thead> <tr> <th>U_A</th><th>U_B</th><th>U_C</th><th>U_f</th></tr> </thead> <tbody> <tr><td>1V</td><td>-1V</td><td>-1V</td><td>-1V</td></tr> <tr><td>1V</td><td>-1V</td><td>1V</td><td>1V</td></tr> <tr><td>1V</td><td>1V</td><td>-1V</td><td>-1V</td></tr> <tr><td>1V</td><td>1V</td><td>1V</td><td>-1V</td></tr> </tbody> </table>	U _A	U _B	U _C	U _f	1V	-1V	-1V	-1V	1V	-1V	1V	1V	1V	1V	-1V	-1V	1V	1V	1V	-1V				
U _A	U _B	U _C	U _f																																											
-1V	-1V	-1V	1V																																											
-1V	-1V	1V	1V																																											
-1V	1V	-1V	-1V																																											
-1V	1V	1V	-1V																																											
U _A	U _B	U _C	U _f																																											
1V	-1V	-1V	-1V																																											
1V	-1V	1V	1V																																											
1V	1V	-1V	-1V																																											
1V	1V	1V	-1V																																											
	Kako glasi minimalni zapis funkcije koju obavlja sklop ako naponske razine tumačimo u skladu s negativnom logikom?																																													
	a) $\bar{A}C + \bar{B}$	b) $A\bar{B} + C$	c) $B\bar{C}$	d) $\bar{A} + BC$	e) $A + C$	f) ništa od navedenoga																																								
16.	Digitalni sustav interno pohranjuje 3-znamenkaste dekadske brojeve u Excess-3 zapisu pri čemu na početak dodaje još bit predznaka: ako je taj bit 0, broj je pozitivan, inače je negativan. Na određenoj memorijskoj lokaciji u tom sustavu pročitan je podatak 1010001101001; označimo vrijednost tog broja s X. Drugi digitalni sustav brojeve zapisuje binarno koristeći 12-bitovni zapis te 2-komplement. Kada bi broj X bio pohranjen u memoriji ovog sustava, koji bismo sadržaj pročitali u memoriji? Dan je heksadekadski prikaz.																																													
	a) FE2	b) F78	c) 01E	d) 3ED	e) FFA	f) ništa od navedenoga																																								
17.	Ako se koristi Hammingov kôd s r zaštitnih i k informacijskih bitova, zalihost (redundanciju) kôda možemo izraziti sljedećim izrazom:																																													
	a) $R = 1 - ld(r)/ld(k)$	c) $R = k/r$			e) $R = ld(k)/ld(r+k+1)$																																									
	b) $R = k/(r+k)$	d) $R = r/(r+k)$			f) ništa od navedenoga																																									

18.	<p>Granica izmjenične smetnje:</p> <ul style="list-style-type: none"> a) ne može biti veća od granice istosmjerne smetnje b) uvijek je veća od granice istosmjerne smetnje c) uvijek je manja od granice istosmjerne smetnje d) može biti manja od granice istosmjerne smetnje e) uvijek je jednaka granici istosmjerne smetnje f) ništa od navedenoga
19.	<p>Neka Booleova funkcija ostvarena je uporabom univerzalnih sklopova kako je prikazano na slici.</p> <p>Pronađite minimalni zapis te funkcije u obliku produkta suma. Potom taj minimalni zapis ostvarite uporabom sklopova NILI. Dobije se:</p> <ul style="list-style-type: none"> a) NILI(NILI(NILI(NILI(A,A),B),NILI(A,NILI(C,C)))) b) NILI(NILI(NILI(NILI(B,B),C),NILI(B,NILI(A,A)))) c) NILI(NILI(NILI(NILI(B,B),A),NILI(B,NILI(C,C)))) d) NILI(NILI(NILI(NILI(A,A),C),NILI(A,NILI(B,B)))) e) NILI(NILI(NILI(NILI(C,C),A),NILI(C,NILI(B,B)))) f) ništa od navedenoga
20.	<p>Funkciju $f(A, B, C, D, E) = A \cdot \bar{B} + \bar{C} \cdot \bar{D} + \bar{E}$ potrebno je izvesti tehnologijom CMOS uz minimalan broj tranzistora. Koliko će ta izvedba potrošiti p-kanalnih tranzistora te na koliko će mesta u toj izvedbi postojati serijski spoj p-kanalnih tranzistora?</p> <ul style="list-style-type: none"> a) šest p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu b) pet p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu c) šest p-kanalnih tranzistora, serijski spoj će biti na dva mesta d) pet p-kanalnih tranzistora, serijski spoj će biti na dva mesta e) četiri p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu f) ništa od navedenoga